

研究室名	柵本研究室 学会発表
------	------------

【 について】ア ダ イ は および ○は ※は または

発表時期	2022 11 10
学会名	シ コ ・ イ ス (SDM)
演題名	[] CMOSを いたス ッ み し シ ーシ
発表者	○
内容	<p>コ ータでは ッ の と に の。も である。 ッ の には、 (Single Electron Transistor, SET) が いられる。この では、シ コ コ ータの。システ のスケー な につい て、CMOS にSETの アを する の をす。 には、 セスを し、SPICE(Simulation Program with Integrated Circuit Emphasis) シ ータを して に を べた。1の は、SETを pMOS ジスタに することによって される。2 では、 SETを し、 やSRAMセ などの な を して、2つのSET の を する。SETからCMOS への により、 ッ のCMOS への がより になる。</p>